

Planning des Examens du 1<sup>ère</sup> Semestre

Filière Ingénieur : GSEII

Niveau : 3<sup>ème</sup> Année

LUNDI : 30 Janvier 2017	8 h ----- 12 h <b>Modélisation mixte : VHDL-AMS (Ecrit + Colle du TP)</b> Pr :M. MREKTANI Salle 01			
LUNDI : 06 Janvier 2017	09 h 30 ----- 12 h <b>Programmation des Systèmes sur puce multiprocesseurs homogènes (Ecrit + Colle du TP)</b> Pr : A. MANSOUR <b>Labo Réseaux</b>			
MARDI : 31 Janvier 2017	8h 30 ----- 11 h 30 <b>Microélectronique</b> Pr : A. AHAILOUF Salle 01			
MERCREDI : 1 Février 2017	9h ----- 12 h <b>SoC-SoPC (Ecrit + Colle du TP)</b> Pr : A. MANSOUR Salle 01			
JEUDI : 2 Février 2017			14 h ----- 16 h <b>Traitement d'image</b> Pr : H.BELKBIR Salle 01	16 h ----- 18 h <b>Traitement de parole</b> Pr : H.BELKBIR Salle 01
VENDREDI : 3 Février 2017			14 h 30 ----- 17 h <b>Validation des systèmes embarqués critiques</b> Pr : R.ZAZ Salle 01	
VENDREDI : 10 Février 2017	8 h30 ----- 12 h <b>Cloud Computing</b> Pr : A.KENZI Salle 01			
SAMEDI : 4 Février 2017				